



Yassine NIYA

Étudiant ingénieur – Sportif de Haut Niveau
Électronique – Systèmes Embarqués
et Télécommunications

Description

À la recherche d'un contrat d'apprentissage d'une durée de 24 mois, axé sur : systèmes embarqués et télécommunication.

Parcours Académique



INSA

INSTITUT NATIONAL
DES SCIENCES
APPLIQUÉES
RENNES

- **INSA Rennes | 4ème année**
Rennes, France | 2023 – en cours

Électroniques et Informatiques Industrielles

- **INSA Rennes | 3ème année**
Rennes, France | 2021 – 2023

Génie Électrique : année de mobilité aménagée sur deux ans (Sportif de Haut Niveau)

INSA

INSTITUT INTERNATIONAL
DES SCIENCES
APPLIQUÉES
EURO-MÉDITERRANÉE

- **INSA Euromed | 2ème année**
Fès, Maroc | 2020 – 2021

Génie Électrique : Cycle préparatoire pré-spécialisé

- **INSA Euromed | 1ère année**
Fès, Maroc | 2019 – 2020

STPI : Sciences et Technologies Pour l'Ingénieur

- **Lycée Bensouda | Baccalauréat international scientifique (Section française)**
Fès, Maroc | 2018–2019

Spécialité : Physique – Chimie

Mention : Très bien

Expériences Professionnelles

IETR VAADER | Stage ingénieur

Rennes – France | Juin 2024 – en cours (3 mois)

- Développement en C d'un outil d'exploitation de données récoltées du casque VR et de la barre d'Eye-Tracking

Fas Automotive | Stage ouvrier

Fès – Maroc | Août 2020 (1 mois)

- Stage ouvrier de 4 semaines chez le concessionnaire de la marque Renault

Projets Académiques

Modélisation de Réseau de Neurones en VHDL et portage sur une carte FPGA :

- Conception et simulation de neurones artificiels en VHDL, développement sur Quartus et validation avec Modelsim.

Conception et Amélioration d'une Architecture de Microprocesseur 8085 en VHDL:

- Modélisation du processeur 8085 en mettant l'accent sur le décodage, l'exécution des instructions par intégration des micro programmes de test adaptés.

Implémentation d'une Horloge Avancée avec une carte FPGA :

- Conception et programmation d'une horloge innovante avec des fonctionnalités avancées.
- Utilisation d'une carte FPGA et programmation en langage matériel VHDL.

Méthode de déchiffrement (C langage) :

- Développement d'une méthode de déchiffrement efficace en utilisant le langage de programmation C.

Projet d'application :

- Conception et réalisation d'une maquette représentant un robot parallèle.

Coordonnées

✉ yassineniya6@gmail.com

☎ +33 6 61 25 76 23

📍 Rennes, France

📄 Permis B

🌐 /yassine-niya

Compétences

• Systèmes d'Exploitation :

→ Maîtrise des environnements Linux et Windows

• Développement logiciel:

→ Solides compétences en programmation dans plusieurs langages, notamment C, C++ avec une orientation objet, et JAVA.

→ Environnements : Clion, Dev-C++ et Eclipse.

→ Conception d'interfaces utilisateur avec Qt Creator (IHM)

• Traitement du Signal et Systèmes Commandés :

→ Compétences approfondies dans le traitement du signal et la modélisation de systèmes, aussi bien en continu qu'en numérique avec l'utilisation de Matlab Simulink pour la simulation et l'analyse des performances.

• Simulation de Circuits Électroniques Analogiques : Pspice et Proteus

→ Assurer une conception précise et une évaluation rigoureuse des performances.

• Programmation des Cartes FPGA en VHDL :

→ Développement de circuits logiques sur FPGA, notamment avec le logiciel Quartus.

• Programmation des Microcontrôleurs :

→ Maîtrise de la programmation des microcontrôleurs de type STM32, en particulier avec l'utilisation de Keil µVision.

• Architecture Réseaux Informatiques :

→ Connaissances de base en configuration et gestion des réseaux IP avec Cisco Packet Tracer.

• MS Office :

→ Word, PowerPoint, Excel...

Langues

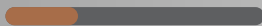
• Français : DELF | B2



• Anglais : Niveau avancé



• Espagnol : Notions de base



Engagements sportifs

• Sportif de Haut Niveau :

→ Boxeur Élite sous les couleurs du club CPRV Rennes

→ Président du club Boxing-UEMF à l'université Euromed en 2020 et 2021